



UNIVERSITÀ DEGLI STUDI DI TRIESTE

Area dei Servizi ICT
Settore Infrastrutture Informatiche e Telematiche

Oggetto: Autorizzazione alla indizione di una procedura di gara aperta per la fornitura di server e workstation

C.I.G. 9338314C7C CUP J94B19000050002 CUI F80013890324202200010
C.I.G. 933834995F CUP J94B19000050002 e CUP **J95F21002060007** - CUI F80013890324202200013

IL DIRETTORE DELL'AREA SERVIZI ICT

Premesso che nell'ambito del progetto INV-SETT.IIT-LR21921INFR - "L.R. 2/2011, Art. 4, c. 2, lett. d) – Triennio 2019-2021 – Spese per infrastrutture - CUP J94B19000050002 è stato prevista l'acquisizione di:

- 2 server vSan READY NODE R750 che verranno integrati al cluster VMWARE vSan esistente (4 nodi) presso l'Area dei Servizi ICT a valere sui fondi del Contributo 2021
- 1 server R7525 che verrà integrato al cluster VMWARE RENDERING esistente presso il Dipartimento di Matematica e Geoscienze.a valere sui fondi del Contributo 2021
- 28 workstation con 29 monitor al servizio della ricerca nei Dipartimenti. sui fondi del "Contributo 2020"

Visto l'art. 32 (fasi delle procedure di affidamento) e 60 (procedure aperte) del D.lgs. 18 aprile 2016, n. 50;

Vista la legge regionale 17 febbraio 2011, n. 2, articolo 4, comma 2, lettere a), b), c), d) e d) bis che disciplina i finanziamenti al sistema universitario regionale finalizzati ad iniziative istituzionali direttamente riconducibili alle attività di ricerca e formazione, progetti di ricerca e trasferimento tecnologico, iniziative di innovazione organizzativa e gestionale e interventi relativi alle infrastrutture di ricerca e iniziative di orientamento universitario;

Dato atto che il contributo ai sensi della legge regionale 17 febbraio 2011, n. 2 articolo 4, comma 2, lettera d) imputato in parte sul progetto INV-SETT.IIT-LR21921INFR - "L.R. 2/2011, Art. 4, c. 2, lett. d) – Triennio 2019-2021 – Spese per infrastrutture" è finalizzato ad interventi relativi alle infrastrutture di ricerca;

Università degli Studi di Trieste
Piazzale Europa, 1
I - 34127 Trieste
www.units.it - ateneo@pec.units.it

Responsabile del procedimento: Paolo Piccoli
Tel. +39 040 558 3320
Fax +39 040 558 3316
Paolo.piccoli@units.it



UNIVERSITÀ DEGLI STUDI DI TRIESTE

Area dei Servizi ICT
Settore Infrastrutture Informatiche e Telematiche

Visto il Regolamento di Ateneo per l'amministrazione, la finanza e la contabilità, ed in particolare, per quanto applicabile, il Titolo IV;

Richiamato il DDG 434/2022 prot 92594 dd 06/07/2022 con il quale è stato nominato il R.U.P. del procedimento, sig. Paolo Piccoli ed i suoi collaboratori

Richiamato il DDASICT rep 432/2022 prot.104755 dd 22/07/2022 con il quale è stato revocato il DDASICT n. 409/2022 prot 93623 dd 07/07/2022 con il quale è stata autorizzata l'indizione di una procedura di gara aperta, nonché tutti gli atti conseguenti

Ritenuto opportuno riformulare il Disciplinare ed i Capitolati di entrambi i lotti inserendo le informazioni utili ad una corretta formulazione delle offerte in linea con le esigenze dell'amministrazione e le finalità del contributo procedendo alla emanazione degli atti per l'affidamento della fornitura in questione

Accertato che, alla data del presente decreto nelle Convenzioni Consip "PC Desktop e workstation" e "PC Desktop 15"

- i processori disponibili nei lotti ancora attivi risultano sottodimensionato rispetto alle esigenze del calcolo scientifico cui sono destinati
- i benchmark delle schede grafiche delle workstation risultano sottodimensionati del 50% rispetto a quanto richiesto

Visto l'art. 68 (specifiche tecniche) del D.lgs. 18 aprile 2016, n. 50

Dato atto che relativamente ai server da acquisire si tratta di un ampliamento del cluster attualmente in funzione; tale ampliamento richiede elaboratori che devono essere pienamente compatibili con l'installato esistente e quindi sono identificati in capitolato con marca e modello e non risultano disponibili nei lotti attivi della Convenzione Consip "Tecnologie Server3"

Dato atto che nel Programma Biennale degli acquisti di forniture e servizi dell'Università degli Studi di Trieste 2022/20223 l'intervento sono stati inseriti con CUP J94B19000050002:

- server per la gestione dei laboratori informatici: CUI F80013890324202200010
- workstation ad alte prestazioni CUI F80013890324202200011

Università degli Studi di Trieste
Piazzale Europa, 1
I - 34127 Trieste
www.units.it - ateneo@pec.units.it

Responsabile del procedimento: Paolo Piccoli
Tel. +39 040 558 3320
Fax +39 040 558 3316
Paolo.piccoli@units.it



UNIVERSITÀ DEGLI STUDI DI TRIESTE

Area dei Servizi ICT
Settore Infrastrutture Informatiche e Telematiche

Atteso che la procedura verrà espletata mediante procedura di gara aperta suddivisa in 2 lotti sulla piattaforma del MePA assegnando un tempo congruo (30 gg) affinché i fornitori interessati ma non ancora iscritti al Catalogo, possano farne richiesta

Atteso che l'importo complessivo nella gara non può superare i 161.000,00 euro la suddivisione degli importi a base d'asta per i singoli lotti sarà:

- lotto 1 – server - C.I.G. 9338314C7C con base d'asta 100.000,00 IVA esclusa
- lotto 2 - workstation - C.I.G. 933834995F con base d'asta 61.000,00 IVA esclusa

Accertato che il piano finanziario dell'intervento in premessa trova copertura sui fondi del bilancio autorizzatorio 2022 della UO 000800 - UA.A.AMM.ICT.13.10 - INV-SETT.IIT-LR21921INFR Voce COAN A.I.20.200.100.100 "Immobilizzazione materiali in corso"

DECRETA

1. di autorizzare ai sensi dell' art 32 comma 2 e art 60, comma 2-bis del D.lgs. n. 50/2016 la procedura di cui alle premesse;
2. di approvare il Disciplinare di gara ed i Capitolati dei due lotti
3. di impegnare sui fondi della UO 000800 UA.A.AMM.ICT.13 – Voce COAN A.I.20.200.030.200 "Attrezzature Informatiche" la spesa massima di Euro 196.420,00
4. di dare pubblicità al presente provvedimento ai sensi dell'art. 29 D.Lgs. n. 50/2016;
5. di incaricare il Settore Infrastrutture Informatiche e Telematiche dell'esecuzione del presente provvedimento, che verrà registrato nel Repertorio dei Decreti Dirigenziali;

Il Direttore dell'Area Servizi ICT
ing. Michele Bava